

(19)



JAPANESE PATENT OFFICE

PATENT ABSTRACTS OF JAPAN

(11) Publication number: **05057953 A**

(43) Date of publication of application: 09 . 03 . 93

(51) Int. Cl.

B41J 2/44
B41J 2/45
B41J 2/455
G03G 15/04
H01L 29/784
H05B 33/00
H05B 33/08

(21) Application number: **03218438**

(22) Date of filing: 29 . 08 . 91

(71) Applicant: **TOSHIBA CORP.**

(72) Inventor: **UNO SHIGEKI**

(54) **OPTICAL PRINTER HEAD**

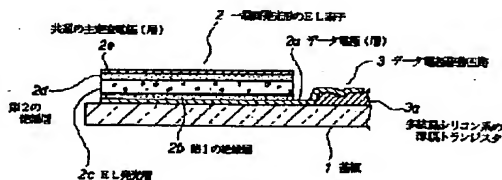
(57) Abstract:

PURPOSE: To simplify a structure of a circuit by performing required optical writing or printing at extremely high speed by a method wherein a data electrode of each one end surface light emitting type EL element composing an one end surface light emitting type EL element array is so constructed as to be respectively and directly driven.

CONSTITUTION: The title optical printer head is composing by arranging integrally EL elements 2 composing one end surface light emitting type EL array of which a main scan electrode is common on a specific surface of an insulating substrate 1 composed of a glass plate or the like. The EL element 2 is so constructed as to integrate by laminating a data electrode 2a, an insulating material layer 2b, an EL light emitting layer 2c, an insulating material layer 2d, and a main scan electrode layer 2e. Then, a data electrode drive circuit 3 containing a thin film transistor 3a composed of polycrystal silicon as an active layer is arranged on an opposite side to a light emitting end surface of the EL element array on the substrate 1, and the thin film transistor 3a is electrically connected to the data

electrode layer 2a of the EL element 2 via a contact hole of the thin film transistor 3a.

COPYRIGHT: (C)1993,JPO&Japio



(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平5-57953

(43)公開日 平成5年(1993)3月9日

(51)IntCl.⁵

識別記号

庁内整理番号

F I

技術表示箇所

B 4 1 J 2/44
2/45
2/455

9110-2C
9056-4M

B 4 1 J 3/ 21

L

H 0 1 L 29/ 78

3 1 1 C

審査請求 未請求 請求項の数1(全 4 頁) 最終頁に続く

(21)出願番号 特願平3-218438

(22)出願日 平成3年(1991)8月29日

(71)出願人 000003078

株式会社東芝

神奈川県川崎市幸区堀川町72番地

(72)発明者 宇野 茂樹

神奈川県川崎市幸区堀川町72 株式会社東芝
芝堀川町工場内

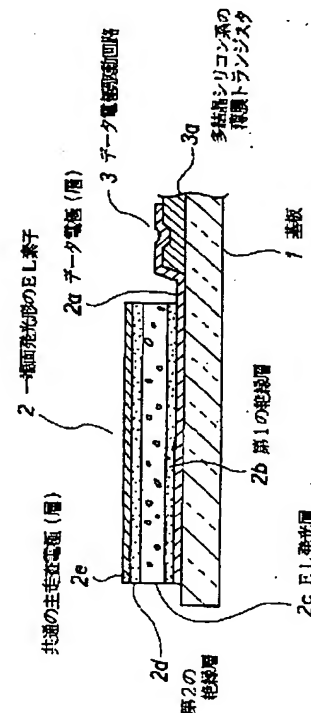
(74)代理人 弁理士 須山 佐一 (外1名)

(54)【発明の名称】 光プリンタヘッド

(57)【要約】

【目的】 高速印字が可能でかつコンパクト化された光プリンタヘッドの提供を目的とする。

【構成】 基板と、この基板の所定面に一体的に配設された主走査電極が共通の一端面発光形ＥＬ素子アレイと、このＥＬ素子アレイ発光端面の反対側に位置して前記基板の所定面に一体的に配設された多結晶シリコン系の薄膜トランジスタを含むデータ電極駆動回路とを具備して成り、前記一端面発光形ＥＬ素子アレイを成す各ＥＬ素子のデータ電極に、多結晶シリコン系の薄膜トランジスタを介してデータ電極駆動回路が接続した構成を成していることを特徴とする。



【特許請求の範囲】

【請求項1】 基板と、この基板の所定面に一体的に配設された主走査電極が共通の一端面発光形E_L素子アレイと、このE_L素子アレイ発光端面の反対側に位置して前記基板の所定面に一体的に配設された多結晶シリコン系の薄膜トランジスタを含むデータ電極駆動回路とを具備して成り、

前記一端面発光形E_L素子アレイを成す各E_L素子のデータ電極に、多結晶シリコン系の薄膜トランジスタを介してデータ電極駆動回路が接続した構成を成していることを特徴とする光プリンタヘッド。

【発明の詳細な説明】

【0001】

【産業上の利用分野】この発明は、一端面発光形E_L素子アレイを用いた光プリンタヘッドに係り、さらに詳しくは小型で高速印字が可能な光プリンタヘッドに関する。

【0002】

【従来の技術】電気的に処理された情報を、印刷の形で伝えるプリンターとして、たとえば電子写真方式ページプリンターが知られている。すなわち、感光部材を帯電した後、この帯電した感光部材に印字情報に従って光書き込みを行い、感光部材表面に静電潜像を形成し、この静電潜像をトナーで可視像化するプリンターが開発されている。

【0003】そして、前記帯電した感光部材に印字情報を光書き込みする方式として、一端面発光形E_L素子アレイを用いた光プリンタヘッドが注目されている（特開平2-158361号公報）。すなわち、E_L発光層が絶縁層を介して挟持された形の一对の電極に、所要の電圧を印加したときのE_L発光層の発光を、前記絶縁層との界面で全反射させてE_L発光層内に閉じ込めた形で、一端面側に導光し放射する構成のE_L素子を、複数個アレイ状に配列するとともに、前記各E_L素子の一对の電極（マトリックス状に形成されている主走査電極とデータ電極）に、それぞれ選択的に所要の電圧をマトリックスに印加する構成とした光プリンタヘッドは、構成が比較的簡単で、印字ムラの発生なども低減するばかりでなく、コスト面など経済性もよいので、実用面から多くの関心が寄せられている。

【0004】

【発明が解決しようとする課題】しかしながら、上記構成の光プリンタヘッドの場合は、いわゆるマトリックス駆動のため、一端面発光形E_L素子アレイを一定のブロックに分割した形で、それら一端面発光形E_L素子の発光が行われることになるので、所要の光書き込み・印字時間が必然的に遅くなるという問題がある。また、前記マトリックス駆動回路の場合は、主走査電極数も多いため必然的に長くなるとともに、配線の浮遊容量や抵抗の問題を生じる。この問題を回避するため、主走査電極幅

を広くすると主走査電極の形成領域が広くなり、光プリンタヘッドのコンパクト化が損なわれるという問題がある。

【0005】本発明は上記事情に対処してなされたもので、高速印字が可能でかつコンパクト化された光プリンタヘッドの提供を目的とする。

【0006】

【課題を解決するための手段】本発明に係る光プリンタヘッドは、基板と、この基板の所定面に一体的に配設された主走査電極が共通の一端面発光形E_L素子アレイと、このE_L素子アレイ発光端面の反対側に位置して前記基板の所定面に一体的に配設された多結晶シリコン系の薄膜トランジスタを含むデータ電極駆動回路とを具備して成り、前記一端面発光形E_L素子アレイを成す各E_L素子のデータ電極に、多結晶シリコン系の薄膜トランジスタを介してデータ電極駆動回路が接続した構成を成していることを特徴とする。

【0007】

【作用】本発明の光プリンタヘッドは、一端面発光形E_L素子アレイを成す各E_L素子が、データ電極駆動回路に含まれる多結晶シリコン系の薄膜トランジスタを介して接続され、直接駆動される構成を成しているため、分割駆動方式の場合に較べて分割分だけ印字速度が向上する。しかも、前記直接駆動方式に伴い主走査電極数も共通する1個で足りるので、それだけ主走査電極形成に要する領域面の低減が可能となり、光プリンタヘッドのコンパクト化も達成される。

【0008】

【実施例】以下、添付図を参照して本発明の実施例を説明する。

【0009】図1は本発明に係る光プリンタヘッドの一例について、その要部構成を断面的に示したもので、1は絶縁性基板、たとえば厚さ1.1mm程度、幅0.5cm程度、長さ30cm程度のガラス板、2は前記ガラス板1の所定面に一体的に配設された主走査電極が共通の一端面発光形E_L素子アレイを構成する一端面発光形のE_L素子である。ここで、一端面発光形のE_L素子2は、ガラス板1の所定領域面に、データ電極層2a、第1の絶縁体層（誘電体層）2b、E_L発光層2c、第2の絶縁体層（誘電体層）2d、および共通の主走査電極層2eを積層一体化して構成されている。なお、データ電極層2aは、一端面発光形E_L素子アレイを構成する一端面発光形の各E_L素子2ごとに各別（独立）に形成されているが、主走査電極層2eは図2に平面的に示すように、一端面発光形E_L素子アレイを構成する全ての一端面発光形のE_L素子2に共通する形で形成されている。

【0010】また、3は多結晶シリコンを活性層として成る薄膜トランジスタ3aを含むデータ電極駆動回路で、前記E_L素子アレイの発光端面とは反対側に、E_L素子アレイに近接して、前記基板1の所定面に一体的に配設

されており、コンタクトホール3bを介して多結晶シリコン系の薄膜トランジスタ（スイッチング素子）3aと各一端面発光形のEL素子2のデータ電極層2aとがそれぞれ電氣的に直接接続している。つまり、図3に示すごとく、スイッチング作用により所要の印刷情報信号を流すシフトレジスタ3c、前記シフトレジスタ3cからの印刷情報信号を溜め・転送するラッチ3d、前記ラッチ3dからの出力に応動する論理回路3e、および前記論理回路3eによってスイッチング作用する多結晶シリコン系の薄膜トランジスタ3aなどを含むデータ電極駆動回路3は、互いに対を成す多結晶シリコン系の薄膜トランジスタ3aを介して、各一端面発光形のEL素子2のデータ電極層2aに電氣的に接続した構成を成している。

【0011】次に上記構成の光プリンタヘッドの製造手段の一例を説明する。

【0012】たとえば厚さ1.1mm程度、幅5cm程度、長さ30cm程度のガラス板1を用意し、このガラス板1の所定領域面に、ポリシリコンを活性層とした薄膜トランジスタ3aを含むデータ電極駆動回路3を一体的に形成する。次いで、前記薄膜トランジスタ3aを含むデータ電極駆動回路3を一体形成したガラス板1面に、一端面発光形EL素子アレイを構成する各EL素子2のデータ電極層2aを、たとえばスパッタ手段によりCr-Auの2層構造に形成する。このデータ電極層2aの形成に当たり、データ電極層2aの一端を延設させ、たとえばコンタクトホール3bを介して、データ電極駆動回路3の最終段側（一端面発光形のEL素子2側）に位置する多結晶系の薄膜トランジスタ（スイッチング素子）3aと電氣的に接続させる。ここで、データ電極層2aをCr-Auの2層構造に形成したのは、その後のEL素子2構成における加工温度を考慮したものである。

【0013】しかる後、上記形成したデータ電極層2a上に、たとえばスパッタリング手段によりSiONから成る第1の絶縁層2b、EL発光層（たとえばMnドーパ

ZnS）2c、SiONから成る第2の絶縁層2dを順次被着形成した後、いわゆるイオンビームエッチングなどによってピクセルを形成してから、たとえばAlをスパッタリングして共通する主走査電極層2eおよびデータ電極駆動回路3の配線を同時に形成することにより、一端面発光形EL素子アレイ型で、かつコンパクトにして高速印字が可能な光プリンタヘッドが得られる。

【0014】

【発明の効果】上記説明したように、本発明に係る光プリンタヘッドにおいては、一端面発光形EL素子アレイを構成する各一端面発光形のEL素子のデータ電極が、各別にかつ直接駆動されるため、従来のマトリクス分割駆動方式の構成に比べて、格段の高速で所要の光書き込みないし印字を成し得る。また、主走査電極の数も1本で足りるため、回路構成も簡略化するとともにコンパクト化も容易に達成し得る。つまり、この種の光プリンタヘッドを用いるプリンタにおいて、実用上望まれている高速印字、印字分解能の向上、コンパクト化に十分応え得るものといえる。

【図面の簡単な説明】

【図1】本発明に係る光プリンタヘッドの要部構成例を示す断面図。

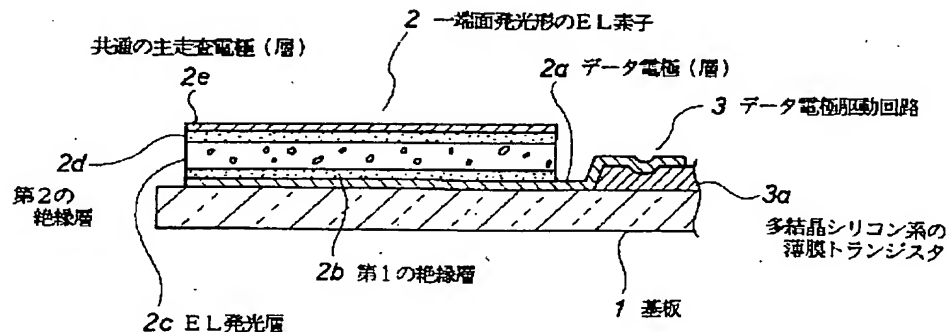
【図2】本発明に係る光プリンタヘッドの要部構成例を示す平面図。

【図3】本発明に係る光プリンタヘッドのデータ電極駆動回路例を示すブロック図。

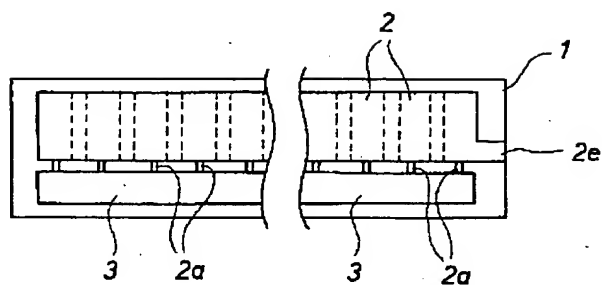
【符号の説明】

1…基板 2…一端面発光形のEL素子 2a…データ電極（データ電極層） 2b…第1の絶縁層（誘電体） 2c…EL発光層 2d…第2の絶縁層（誘電体） 2e…主走査電極（共通の主走査電極層） 3…データ電極駆動回路 3a…多結晶シリコン系の薄膜トランジスタ 3b…コンタクトホール 3c…シフトレジスタ 3d…ラッチ 3e…論理回路

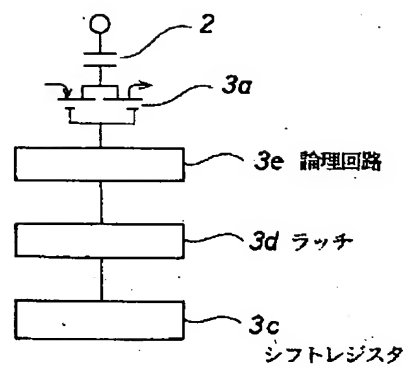
【図1】



【図2】



【図3】



フロントページの続き

(51)Int.Cl. ⁵	識別記号	庁内整理番号	F I	技術表示箇所
G 0 3 G 15/04	1 1 6	9122-2H		
H 0 1 L 29/784				
H 0 5 B 33/00		8815-3K		
33/08		8815-3K		